



完成人合作关系说明

项目完成人张丽果/1、曾泽沧/2、张霞/3、常立博/4、杜慧敏/7、蔡秀霞/8、郑慧娟/9，同为西安邮电大学电子工程学院新型计算与系统芯片科研团队教师，多年来团队紧密围绕算力网络发展需求，聚焦智能终端领域内智能网卡设备的关键技术，展开了全面且深入的研究、持续性的创新探索，以及系统性的产业推广应用工作。项目完成人面向产业需求，对外进行技术成果推广，应用效果显著。

(1) 张丽果/1、曾泽沧/2、张霞/3、常立博/4、杜慧敏/7、蔡秀霞/8 共同完成了依托烽火通信科技股份有限公司委托项目“智能网卡一期预研项目”(项目编号: HX2022-123)，已完成结题；

(2) 张丽果/1、曾泽沧/2、张霞/3、常立博/4、杜慧敏/7、蔡秀霞/8 共同完成了依托烽火通信科技股份有限公司委托项目“智能网卡二期预研项目”(项目编号: HX2023-404)，已完成结题；

(3) 李浩杰/6、张丽果/1、杜慧敏/7、曾泽沧/2、张霞/3、常立博/4 共同承担深圳市科技重大专项项目“基于 FPGA 的高性能 AI 算力网络的 DPU 设备关键技术研发”(项目编号: KJZD20240903095709013)，展开相关的研究工作；

(4) 张丽果/1、袁振涛/5，蒋玉玲/10 基于 2022 年 9 月签署的《RDMA 技术开发及产业化合作协议》，共同围绕 RDMA 技术展开相关的研发和产业化工作；

(5) 曾泽沧/2、杜慧敏/7、张丽果/1 共同完成并授权国家发明专利“一种数据移位方法及可配置的桶式移位装置”；

(7) 曾泽沧/2、张丽果/1 共同完成并授权国家发明专利“一种高速 RS 译码器”；

(8) 张丽果/1、曾泽沧/2 共同完成并授权国家发明专利“一种基于钱搜索算法和福尼算法的并行电路”；

(9) 张丽果/1、杜慧敏/7、曾泽沧/2 共同完成并授权国家发明专利“一种 RS 高速编码电路”；

(10) 郑慧娟/9、杜慧敏/7、张丽果/1 共同完成并授权国家发明专利“基于代数交织器的星座映射方法和映射方式的搜索方法”。

第一完成人签名:

张丽果



完成人合作关系情况汇总表

序号	合作方式	合作者/项目排名	合作起始时间	合作完成时间	合作成果	证明材料
1	共同知识产权	曾泽沧/2 杜慧敏/7 张丽果/1	2023.02	2025.10	一种数据移位方法及可配置的桶式移位装置	附件 1
2	共同知识产权	曾泽沧/2 张丽果/1	2020.12	2024.01	一种高速 RS 译码器	附件 2
3	共同知识产权	张丽果/1 曾泽沧/2	2020.12	2023.12	一种基于钱搜索算法和福尼算法的并行电路	附件 3
4	共同知识产权	张丽果/1 杜慧敏/7 曾泽沧/2	2020.12	2023.09	一种 RS 高速编码电路	附件 10
5	共同知识产权	郑慧娟/9 杜慧敏/7 张丽果/1	2017.09	2020.08	基于代数交织器的星座映射方法和映射方式的搜索方法	附件 11
6	共同立项	张丽果/1 曾泽沧/2 张霞/3 常立博/4 杜慧敏/7 蔡秀霞/8	2022.04	2023.07	企业委托项目“智能网卡一期预研项目”	附件 17
7	共同立项	张丽果/1 曾泽沧/2 张霞/3 常立博/4 杜慧敏/7 蔡秀霞/8	2023.11	2024.12	企业委托项目“智能网卡二期预研项目”	附件 18
8	共同立项	李浩杰/6 张丽果/1 杜慧敏/7 曾泽沧/2 张霞/3 常立博/4	2024.08	2027.12	深圳市科技重大专项项目“基于FPGA 的高性能 AI 算力网络的 DPU 设备关键技术研发”	附件 19-1 附件 19-2
9	合作开发	张丽果/1 袁振涛/5 蒋玉玲/10	2022.09	2027.09	RDMA 技术开发及产业化	附件 20

承诺：本人作为项目第一完成人，对本项目完成人合作关系及上述内容的真实性负责，特此声明。

第一完成人签名：张丽果